

台灣積體電路設計學會 博碩士論文獎

1 主旨

為獎勵青年學子從事積體電路設計領域研究工作，以厚植我國積體電路設計研發實力，特設置「博、碩士論文獎」。

2 獎助對象

與積體電路設計領域相關，申請截止日前兩年內完成之論文之博士生及應屆畢業碩士研究生。

3 獎項內容

◆博士學位論文組：

與積體電路設計領域相關，申請截止日前兩年內完成之論文，每年若干名，每名獎勵予會員資格一年、獎金二萬元並頒發獎狀乙紙，指導教授頒予獎牌。

◆碩士學位論文組：

與積體電路設計領域相關之應屆畢業論文，每年若干名，每名獎勵予會員資格一年、獎金一萬元並頒發獎狀乙紙，指導教授頒予獎牌。

4 申請辦法

(一) 申請時間：民國 106 年 9 月 1 日至 9 月 30 日止，以郵戳為憑，逾期恕不受理。

(二) 申請文件：

- 1、申請表格一式一份紙本 (A4 格式) 及電子檔一份 (WORD 檔格式)
- 2、論文電子檔一份

(請務必包含口試委員審定書以茲證明論文通過日期)

A. 申請表格請以 A4 單面列印，格式請至學會網站 <http://www.ticd.org.tw> 下載。

B. 電子檔請以光碟片儲存或 Email 至學會信箱繳交

(信件主旨：[申請人姓名] 博碩士論文獎申請。)

- 3、如附其他補充資料 (非必要申請文件)，限制篇幅為 A4 一頁 (或兩頁) 以內；格式上下左右之邊界不得小餘 1cm、字體大小 12pt，字元間距為標準間距，行距為單行行距。

備妥上列資料，請於截止日前郵寄及 E-mail 至學會，郵戳為憑，逾期恕不受理。

701 台南市大學路 1 號成大電機系奇美樓 5F95501 室

臺灣積體電路設計學會 周柏婷小姐 收 (信封上請註明：(申請人姓名) 申請博碩士論文獎)

Tel:06-2761834 Email: ticd2016@gmail.com

5 評審

由本學會邀請相關領域產學界專家評審。

6 其他注意事項

- (一) 評審結果預定將於 12 月公告於學會網站。
- (二) 得獎論文應盡量配合出席 VLSI Design/CAD Symposium 領獎並發表論文。
- (三) 申請之所有文件不論得獎與否，概不退回。
- (四) 相關規定及格式，請查閱學會網站 <http://www.ticd.org.tw>。